

Lista de exercícios 2

1) Assinale V (verdadeiro) ou F (falso) para as afirmativas seguintes.

|  |  |  |
| --- | --- | --- |
| 1 | No modo de endereçamento direto o dado segue o código da instrução (ex.: MVI A,25; CPI 00, etc). | **V** |
| 2 | Mnemônicos são as representações simbólicas das instruções máquina. | **V** |
| 3 | O microprocessador 8085 possui 7 registradores programáveis de 8 bits  (A,B,C,D,E,H,L) alguns dos quais podem ser utilizados em pares (BC, DE, HL). | **F** |
| 4 | A Unidade de Controle executa instruções continuamente enquanto não for interrompida expressamente mediante uma instrução STOP. | **F** |
| 5 | Existe um Registrador Auxiliar para a entrada de dados na ULA e as operações na ULA são executadas utilizando os dados do Registrador Temporário e do Acumulador. | **V** |
| 6 | O Acumulador trabalha com número sem sinal na faixa de 0 a 255 e números com sinais na faixa de -127 a 128. | **F** |
| 7 | O Registrador de FLAG Carry é setado (nível lógico1) quando o resultado da operação é um número menor que 8 bits. | **V** |
| 8 | Os registradores do 8085 são todos de 8 bits e de uso geral. Podem ser combinados aos pares para formar pares de Registradores (rp): BC –DE –HL. O primeiro registrador de cada par armazena o byte mais significativo. O par de Registrador HL é usado implicitamente em várias instruções de acesso a memória sendo denominado de “M”, de memory. M = HL. | **V** |
| 9 | A instrução ADI dado é do tipo “operações aritméticas” afeta todos os Flags (Z, S, P, CY, AC), ocupa um byte e seu modo de endereçamento é imediato. |  |
| 10 | No modo de endereçamento implícito o microprocessador 8085 “sabe” a priori onde está o dado (ex.: CMA, DAA, etc.) |  |
| 11 | No modo de endereçamento direto o endereço do dado é passado via um par de registradores (ex.: LDAX B, etc). | **V** |
| 12 | O microprocessador 8085 tem palavra de 8 bits, Bus de dados de 8 bits, Bus de endereços de 16 bits e endereça até 64k posições de memória. |  |
| 13 | Os registradores de propósito especial PC e SP são de 8 bits. |  |
| 14 | O registrador "Contador de Programa" PC (Program Counter) é o registrador que armazena o endereço da próxima instrução a ser executada. É incrementado pela unidade de controle após a execução de uma instrução. | **V** |
| 15 | instrução MOV r, M é do tipo de “leitura de memória”, não afeta nenhum Flag e seu modo de endereçamento é indireto. |  |

***“A aprendizagem é um simples apêndice de nós mesmos, pois onde quer que estejamos estará também nossa aprendizagem.” William Shakespeare (1564-1616)***